

**SCHEDA DATI PER OFFERTA FORMATIVA PUBBLICA DI CUI AL PUNTO 1.2
DELLA CIRCOLARE MINISTERIALE N° 187 DELL'11 GIUGNO 2008**

Insegnamento: Modulo di: N° crediti/n° ore Docente titolare: Qualifica SSD di appartenenza Struttura di afferenza Telefono e-mail Orario di ricevimento Sito web docente	Corso Integrato di Fisica dei Dispositivi Elettronici Dispositivi Elettronici 4 CFU/40 ore Annalisa Bonfiglio Professore di 2° fascia ING-INF/01 DIEE 070 6755764 annalisa@diee.unica.it su appuntamento http://www.diee.unica.it/eolab3
Curriculum scientifico	<p>Prof. Annalisa BONFIGLIO received the laurea degree in Physics at the University of Genova, in 1991 and the Ph.D. degree in Bioengineering in 1996 from the Politecnico di Milano. In 1996 she joined the Department of Electrical and Electronic Engineering , University of Cagliari, as assistant professor. Current research interests are in the field of Organic semiconductors based devices (field effect transistors and sensors), field effect silicon sensors, technologies for e-textiles.</p> <ol style="list-style-type: none"> 1. M. Barbaro, A. Bonfiglio, L. Raffo, "A Charge-Modulated FET for Detection of Biomolecular Processes: Conception, Modeling and Simulation", <i>IEEE Transactions on Electron Devices</i>, 2006, Vol. 53, No. 1, January 2006, pp. 158-166 2. M. Barbaro, A. Bonfiglio, L. Raffo, A. Alessandrini, P. Facci, I. Barak "A CMOS, fully integrated sensor for electronic detection of DNA hybridization", <i>IEEE Electron Devices Letters</i>, 27, 595-597, 2006. 3. I. Manunza, A. Sulis, A. Bonfiglio "Pressure sensing by flexible, organic, field effect transistors", <i>Applied Physics Letters</i>, 89, 143502:1-3, 2006 (selected for publication on the Virtual Journal of Nanoscale Science and Technology of the American Institute of Physics and the American Physical Society) 4. I. Manunza, A. Sulis , A. Bonfiglio, "Pressure and strain sensing using a completely flexible organic transistor", <i>Biosensors & Bioelectronics</i>, 22, 2775-2779, (2007) 5. S. Locci, M. Morana, E. Orgiu, <u>A. Bonfiglio</u>, "Modeling of short channel effects in organic thin film transistors", <i>IEEE Transactions on Electron Devices</i>, 55, 2561-2567, 2008
Contenuto schematico del corso di insegnamento	1) La giunzione PN: <ul style="list-style-type: none"> - Generalita': struttura e distribuzione dei campi elettrici interni, diagramma a bande all'equilibrio, tensione intrinseca - soluzione dell'equazione di Poisson nei casi brusco e a gradiente lineare - Caratteristica C-V; Equazione I-V nel caso ideale - Non idealita': influenza delle dimensioni dei lati della giunzione, effetti di generazione-ricombinazione, effetti

	<p>di Resistenza delle regioni neutre e di alto livello di iniezione</p> <ul style="list-style-type: none"> - Breakdown della giunzione - Circuiti equivalenti: concetto di piccolo segnale, linearizzazione delle curve caratteristiche <p>3) I contatti metallo-semiconduttore:</p> <ul style="list-style-type: none"> - generalita': struttura, diagramma a bande all'equilibrio, classificazione delle interfacce in base alle energie - Contatto Schottky: definizione di altezza di barriera, analisi dei campi elettrici interni e della distribuzione di carica, derivazione della caratteristica corrente-tensione, caratteristica C-V; deviazione dall'idealita' - Classificazione delle interfacce: effetti chimico-fisici - Caso ohmico, concetto di Resistenza specifica <p>4) I transistor bipolari</p> <ul style="list-style-type: none"> - Generalita' sull'effetto transistor: struttura del transistor bipolare - Equazioni delle correnti nel caso ideale - Effetti di non idealita': effetto Early, effetto di modulazione del drogaggio di base, effetti di break down - Circuiti equivalenti <p>4) I transistor a effetto di campo</p> <ul style="list-style-type: none"> - Il transistor come dispositivo attivo: funzionalita' dei transistor, effetto di campo - Struttura MOS: analisi del diagramma a bande, distribuzione di carica, soluzione dell'equazione di Poisson, distribuzione interna dei potenziali; caratteristiche Capacita' -Tensione - MOSFET: analisi del comportamento fisico, derivazione dell'equazione della corrente, caratteristica C-V, modello circuitale equivalente. <p>5) Circuiti a diodi e a transistor Semplici esempi e soluzione dei circuiti</p>
<p>Obiettivi formativi e risultati attesi (secondo i descrittori di Dublino)</p>	<p>Obiettivi formativi specifici dell'insegnamento</p> <p>Obiettivo del corso e` fornire allo studente informazioni sulla fisica di base e sul funzionamento di semplici dispositivi elettronici. Partendo dalle conoscenze della fisica lo studente dovra` essere in grado di comprendere il comportamento fisico dei piu` importanti dispositivi elettronici (diodi e transistori).</p> <p><u>Indicatore conoscenza e capacita` di comprensione</u></p> <p>Il corso mira a promuovere nello studente la comprensione dei meccanismi di base per il funzionamento dei dispositivi elettronici con l'obiettivo di applicare questi concetti all'esame di qualunque tipo di dispositivo, basato su analoghe proprieta` dei materiali.</p> <p><u>Indicatore capacita` di applicare la conoscenza e capacita` di</u></p>

	<p><u>comprensione</u> Il corso prevede un congruo numero di esercitazioni mirate ad abituare lo studente ad applicare a casi pratici le conoscenze teoriche acquisite.</p> <p><u>Indicatore autonomia di giudizio</u> Il corso si propone di illustrare allo studente un metodo di analisi fisica, la cui validità viene testata anche mediante domande a risposta multipla che dovrebbero evidenziare l'acquisita autonomia da parte dello studente nell'applicare le conoscenze acquisite in modo critico.</p> <p><u>Indicatore abilità comunicative</u> Gli argomenti del programma vengono ampiamente discussi e viene valutata nello studente, al momento dell'esame, la capacità di sostenere oralmente una discussione delle problematiche connesse al corso</p> <p><u>Indicatore capacità di apprendere autonomamente</u> L'impostazione dell'esame è prevalentemente metodologica: i singoli dispositivi (i più usati in microelettronica) vengono presentati come casi di applicazione di una teoria più generale che può venire applicata anche a casi diversi. Nello studente, soprattutto a livello di prova di esame orale, viene valutata la capacità di applicare le conoscenze acquisite anche a casi applicativi differenti rispetto a quelli presentati a lezione.</p>																																				
Articolazione del corso	<table border="1" data-bbox="600 1070 1431 1413"> <thead> <tr> <th></th> <th>Lez.</th> <th>Eserc.</th> <th>Lab.</th> </tr> </thead> <tbody> <tr> <td>La giunzione PN</td> <td>10</td> <td>2</td> <td></td> </tr> <tr> <td>I contatti metallo-semiconduttore</td> <td>4</td> <td>2</td> <td></td> </tr> <tr> <td>I transistor bipolari</td> <td>8</td> <td>2</td> <td></td> </tr> <tr> <td>I transistor a effetto di campo</td> <td>8</td> <td>2</td> <td></td> </tr> <tr> <td>Circuiti a diodi e transistor</td> <td>2</td> <td>0</td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td></td> <td></td> <td></td> <td></td> </tr> <tr> <td>Totale</td> <td>32</td> <td>8</td> <td></td> </tr> </tbody> </table>		Lez.	Eserc.	Lab.	La giunzione PN	10	2		I contatti metallo-semiconduttore	4	2		I transistor bipolari	8	2		I transistor a effetto di campo	8	2		Circuiti a diodi e transistor	2	0										Totale	32	8	
	Lez.	Eserc.	Lab.																																		
La giunzione PN	10	2																																			
I contatti metallo-semiconduttore	4	2																																			
I transistor bipolari	8	2																																			
I transistor a effetto di campo	8	2																																			
Circuiti a diodi e transistor	2	0																																			
Totale	32	8																																			
Propedeuticità	Consigliate: Fisica 1 e 2, primo modulo del corso integrato																																				
Anno di corso e semestre	2° anno, 2° sem																																				
Testi di riferimento	S. M. Sze, "Dispositivi a semiconduttore, comportamento fisico e tecnologia", Hoepli R.S. Muller, T.I. Kamins, "Dispositivi elettronici nei circuiti integrati", Bollati Boringhieri G. Ghione, "Dispositivi per la microelettronica", McGraw-Hill Addison-Wesley Modular Series on Solid State Devices (sono una serie di volumi in inglese, ciascuno dedicato ad un particolare dispositivo)																																				
Modalità di erogazione dell'insegnamento	Tradizionale																																				
Modalità di frequenza	Facoltativa																																				
Metodi di valutazione	Prova scritta/prova orale																																				
Organizzazione della didattica	40 ore, di cui 32 ore di lezione e 8 ore di esercitazione																																				
Calendario prove d'esame	https://webstudenti.unica.it/esse3/ListaAppelliOfferta.do;jsessionid=5BB9895F4434F3A7ACF11F5CE763DD3F																																				

